



深圳市顶华盛泰科技有限公司

DH6206

深圳市龙岗中心城新丰路7号,蓝尚创业园B-412

TEL:0755-83762717 QQ:2864213098

16首16和弦高端门铃音乐芯片DH6206

——选曲采用串行数据通讯功能

FEATURES 功能叙述:

一、曲目

16首和弦门铃声曲目：

1. 叮咚、叮咚
2. 致爱丽丝
3. 西敏寺钟声
4. 梁祝
5. 小天鹅
6. 红河谷
7. 铁达尼克号
8. 土耳其进行曲
9. 小步舞曲
10. 恭喜你
11. 威廉尔逊序曲
12. 爱的罗曼史
13. 回忆
14. 小美人鱼
15. 绿袖子
16. 罗密欧与朱丽叶

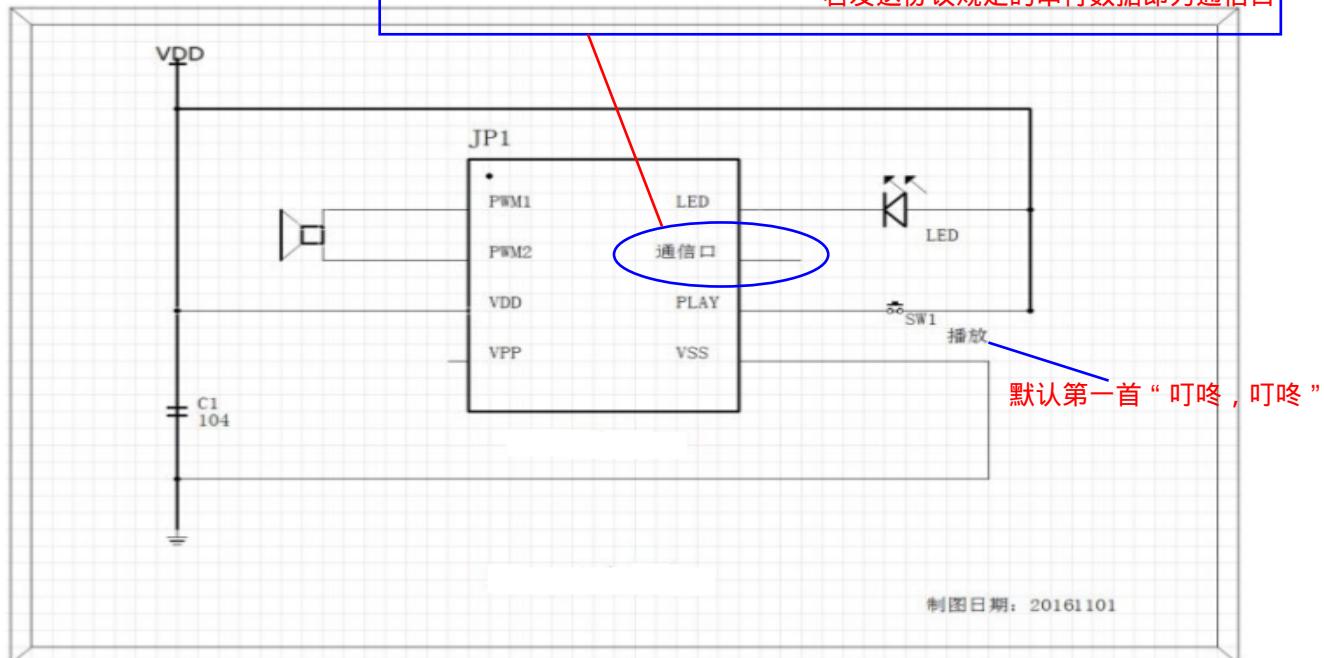
二、按键控制：

A1：播曲键。播放当前曲 (触发消抖时间为12mS)。

A2：通信协议端口

A3 : BL 驱动 LED 3HZ 闪烁。

该口同时具备音量调整和通讯功能：接按键触发，即为4级音量调整功能；若发送协议规定的串行数据即为通信口



制图日期: 20161101



8 ELECTRICAL SPECIFICATIONS

Characteristics	Symbol	Ratings
DC Supply Voltage	V ₊	< 7.0V
Input Voltage Range	V _{IN}	(VSS-0.3V) to (V ₊ + 0.3V)
Operating Temperature	T _A	0°C to +70°C
Storage Temperature	T _{STO}	-65°C to +150°C

Note: Stresses beyond those given in the Absolute Maximum Rating table may cause permanent damage to the device. For normal operational conditions, see DC Electrical Characteristics.

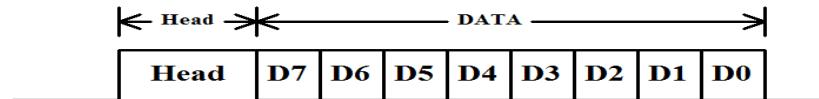
8.1 DC Characteristics (VDD = 3/4.5V (IOA ~ IOD), TA = 25°C)

Characteristics	Symbol	Limit			Unit	Test Condition
		Min.	Typ.	Max.		
Operating Voltage	V _{DD}	2.0	-	5.5	V	
Operating Current	I _{OP}	-	1.5	-	mA	F _{CPU} = 2MHz @ 3.0V, PWM output off
		-	2	-	mA	F _{CPU} = 2MHz @ 4.5V, PWM output off
Standby Current	I _{STBY}	-	-	5	uA	VDD = 3.0V
		-	-	5	uA	VDD = 4.5V
GPIO Input High Level (IOA, IOB, IOC, IOD)	V _{IH}	0.5VDD	-	-	V	VDD = 4.5V
GPIO Input Low Level (IOA, IOB, IOC, IOD)	V _{IL}	-	-	0.5VDD	V	VDD = 4.5V
Output High Current (IOA, IOB, IOC, IOD)	I _{OH}	-	10	-	mA	VDD = 3.0V, V _{OH} = 0.7*VDD
		-	20	-	mA	VDD = 4.5V, V _{OH} = 0.7*VDD
Output Low Current (Normal)	I _{OL1}	-	10	-	mA	VDD = 3.0V, V _{OL} = 0.3*VDD
		-	20	-	mA	VDD = 4.5V, V _{OL} = 0.3*VDD
Output Low Current (High sink, by Body Option)	I _{OL2}	-	20	-	mA	VDD = 3.0V, V _{OL} = 0.3*VDD
		-	40	-	mA	VDD = 4.5V, V _{OL} = 0.3*VDD
Input Pull Low Resistor (IOA, IOB, IOC, IOD)	R _{L1}	-	200	-	Kohm	VDD = 3.0V, IO = 0V
		-	100	-	Kohm	VDD = 4.5V, IO = 0V
Input Pull Low Resistor (IOA, IOB, IOC, IOD)	R _{L2}	-	1000	-	Kohm	VDD = 3.0V, IO = 3.0V
		-	500	-	Kohm	VDD = 4.5V, IO = 4.5V
PWM Driver Current	I _{PWM}	-	180	-	mA	VDD = 3.0V, 8 Ohms load
		-	280	-	mA	VDD = 4.5V, 8 Ohms load
Frequency deviation by voltage drop	△F/F	-1	-	+1	%	Fosc(5.5v) - Fosc(2.4v) Fosc(3.0v) F _{CPU} = 2MHz
		-1	-	1	%	Fmax(3.0v) - Fmin(3.0v) Fmax(3.0v) F _{CPU} = 2MHz @ 3.0V (tentative)
Frequency lot deviation	△F/F	-1	-	1	%	Fmax(4.5v) - Fmin(4.5v) Fmax(4.5v) F _{CPU} = 2MHz @ 4.5V (tentative)

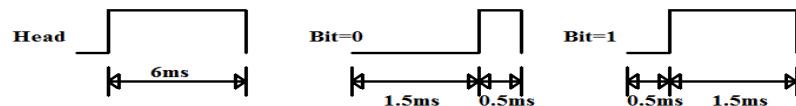


通信协议 格式定义:

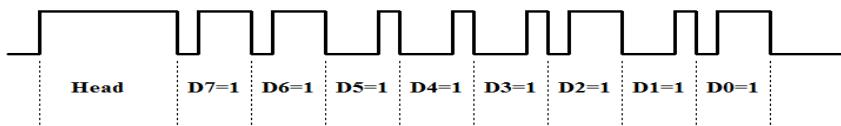
一帧数据格式:



时间说明:



例子:发送代码0XC5 (B'1100 0101')



二、数据命令功能定义说明

0X00 : 音乐 1 十六进制

0X01 : 音乐 2

:
:
:

0X0F : 音乐 16

0XE8: 有音乐+有闪灯

0XE9: 有音乐+无闪灯

0XA: 无音乐+有闪灯

0XB: 有音乐+灯常亮

0XF0: 音量 1

0XF1: 音量 2

0XF2: 音量 3

0XF3: 音量 4

0XF4: 音量 5

0XF5: 音量 6

0XF6: 音量 7

0XF7: 音量 8

0XF8: 有音乐+有闪灯

0XF9: 有音乐+无闪灯

0XA: 无音乐+有闪灯

0FB: 播放

0FC: 下选

0FD: 上选

0FE: 音量

0FF: STOP